

Безпека операційних систем і комп'ютерних мереж

Лекція 12

Анотація

Продовжуючи попередню лекцію, детальніше розглядається процес завантаження селектора в сегментний реєстр, а саме перевірка сумісності типів та перевірка привілеїв доступу. Наступними питаннями постають процеси та механізми звернення до пам'яті, перевірка на дозвіл виконання операції та коректність доступу. Обидва пункти супроводжуються двома прикладами з наглядною демонстрацією. Далі описується підтримка керування процесами (завданнями), дискреційне і мандатне керування доступом та їх властивості. Описаний виклик процедур у процесорах Intel x86 (або як раніше було прийнято позначати цю архітектуру, i386), прямі та непрямі виклики процедур, означення поняття шлюзу та призначення його полів, сегмент TSS та послідовність дій під час переключення контекстів, вплив рівнів привілеїв процесів на виклик завдань та привілейовані команди.